



## Senior Analog IC-Designer\*in für integrierte Sensoren und Systeme im Bereich F&E

Die Fraunhofer-Gesellschaft ([www.fraunhofer.de](http://www.fraunhofer.de)) betreibt in Deutschland derzeit 76 Institute und Forschungseinrichtungen und ist die weltweit führende Organisation für anwendungsorientierte Forschung. Rund 30.800 Mitarbeitende erarbeiten das jährliche Forschungsvolumen von 3 Milliarden Euro.

In der Abteilung »**Integrierte Sensorsysteme**« des Fraunhofer-Instituts für Integrierte Schaltungen IIS arbeiten wir an vielfältigen Sensortechnologien für unterschiedlichste Anwendungen. So entwickeln wir etwa **multispektrale Bildsensoren**, welche z. B. in der Landwirtschaft zur Unkrautererkennung eingesetzt werden. Dies ermöglicht eine selektive Bekämpfung und spart an Pestiziden. Unsere **Magnetfeldsensoren** werden unter anderem in Waschmaschinen eingesetzt, wo sie durch präzise Lage- und Positionsmessung dazu beitragen, Wasser und Waschmittel zu sparen. Innovative AlGaIn/GaN-Sensoren ermöglichen neue Sensorprinzipien für noch empfindlichere Sensoren, welche unsere etablierten Anwendungsfelder konsequent erweitern.

**Sie haben Erfahrungen im analogen Schaltungsdesign und möchten Ihre Kenntnisse auf unsere innovativen Technologien anwenden und einen Beitrag zur anwendungsnahen Forschung leisten? Sie möchten Ihre Erfahrung im IC-Design an junge Fachkräfte weitergeben und anhand unserer spannenden Anwendungen die Faszination an der Schaltungsentwicklung vermitteln? Dann lohnt sich ein Blick auf diese Stelle!**

### Was Sie bei uns tun

Vorrangig entwerfen Sie analoge Schaltungen für komplexe Mixed-Signal-ASICs und integrierte Sensorsysteme. Ein besonderer Fokus liegt auf Low-Power-Schaltungen für integrierte magnetische und optische Sensoren. Mit Ihrer Erfahrung können Sie sich in unterschiedlichen Projektphasen von der Konzeptionierung bis hin zur Implementierung konstruktiv einbringen sowie beim Layout von kritischen Schaltungsteilen bis hin zur Evaluierung von Prototypen beteiligen.

Dazu unterstützen Sie mit Ihrer Erfahrung Einsteiger\*innen in ihrer persönlichen Entwicklung zu professionellen IC-Designer\*innen. Zusammen mit jungen Kolleg\*innen arbeiten Sie in einem Team an der Spezifikation, dem Entwurf und der Verifikation von ASICs sowie typischer Funktionsblöcke, wie beispielsweise PGAs und ADCs. Darüber hinaus unterstützen oder übernehmen Sie die technische Projektleitung in Entwicklungs- und Forschungsprojekten im Bereich IC-Design. Bei Ihren Vorhaben werden Sie von unserem Team im Projektmanagement, der Evaluation und der Serienüberführung unterstützt.

### Was Sie mitbringen

- Abgeschlossenes wissenschaftliches Hochschulstudium der Elektrotechnik, der Physik oder einer vergleichbaren Fachrichtung
- Mindestens 4 Jahre Berufserfahrung in der Schaltungsentwicklung
- Fundierte Kenntnisse im analogen oder Mixed-Signal Schaltungsentwurf
- Erfahrung im Entwurf, der Simulation und dem Layout integrierter Schaltungen mit Cadence
- Hohes Maß an Selbstständigkeit und Eigenverantwortung
- Gute Englisch- und Deutschkenntnisse in Wort und Schrift

Von Vorteil ist darüber hinaus:

- Erfahrung in der technischen Projektleitung

## Was Sie erwarten können

Fraunhofer ist nicht nur die größte Organisation für anwendungsorientierte Forschung in Europa, sondern wir gelten auch als Top Arbeitgeber. [Aber warum eigentlich?](#)

- Das Fraunhofer IIS ist darüber hinaus eine von Europas **führenden IC-Design-Einrichtungen**.
- Wir bieten ein großes Angebot an **exzellenten Fort- und Weiterbildungsmöglichkeiten** (intern & extern).
- Ihnen stehen Möglichkeiten zum **wissenschaftlichen Austausch** in und außerhalb des Instituts offen, z. B. durch aktive Teilnahme an Kongressen und Konferenzen.
- Wir arbeiten mit **modernster Ausstattung** in einer hochinnovativen Schlüsselbranche. Sie profitieren von einem **einzigartigen Netzwerk** aus Experten und Partnern in Forschung und Industrie.
- Sie haben die Möglichkeit, Ihre Kreativität in **zukunftsweisenden Forschungsprojekten** einzubringen und Ihr Wissen an motivierte Nachwuchskräfte weiterzugeben.

Wir wertschätzen und fördern die Vielfalt der Kompetenzen unserer Mitarbeitenden und begrüßen daher alle Bewerbungen – unabhängig von Alter, Geschlecht, Nationalität, ethnischer und sozialer Herkunft, Religion, Weltanschauung, Behinderung sowie sexueller Orientierung und Identität.

Die wöchentliche Arbeitszeit beträgt 39 Stunden. Die Stelle ist zunächst auf zwei Jahre befristet. Eine Verlängerung ist möglich. Die Stelle kann auch in Teilzeit besetzt werden. Anstellung, Vergütung und Sozialleistungen basieren auf dem Tarifvertrag für den öffentlichen Dienst (TVöD). Zusätzlich kann Fraunhofer leistungs- und erfolgsabhängige variable Vergütungsbestandteile gewähren.

**Haben wir Ihr Interesse geweckt? Dann bewerben Sie sich jetzt [online](#) mit Ihren aussagekräftigen Bewerbungsunterlagen (Anschreiben, Lebenslauf, Zeugnisse). Wir freuen uns darauf, Sie kennenzulernen!**

Luca Marie Prietz  
Fraunhofer-Institut für Integrierte Schaltungen IIS

[www.iis.fraunhofer.de](http://www.iis.fraunhofer.de)

Kennziffer: 1827777

Bewerbungsfrist: Keine

Standort: Erlangen

